It is disclosed that thermal conductive paste or grease applied between two pressure welding members decreases thermal resistance therebetween. In a semiconductor device shown in FIG. 2, thermal conductive layers 5 made of silicone based thermal conductive paste are disposed between a molybdenum pressure plate 3 and a silver plate electrode 2, and between the pressure plate and a copper connection electrode.

## 昭59-38734 ⑫特 報(B2) 許 公

⑤Int.Cl.3

識別記号

庁内整理番号

**2040**公告 昭和59年(1984) 9月19日

H 01 L 23/04 7738—5 F 6616-5 F

発明の数 1

(全3頁)

1

例平形セル構造を有するパワー半導体回路素子

21)特 願 昭51-131551

22出 昭51(1976)11月1日

69公 昭52-79660

43昭52(1977)7月4日

優先権主張 301975年12月17日30西ドイツ(D E) 1 P 2556749 . 1

72発 者 デイーテル・アイゼレ 明 ム・エデイゾンシユトラーセ10

クラウス・ヴアイマン 勿発 明 者 ドイツ連邦共和国ランペルトハイ ム・ヴイールデンシユトラーセ19

勿出 人 ベー・ベー・ツエー・アクチエン 15 願 ゲゼルシヤフト・ブラウン・ボヴ エリ・ウント・コンパニイ スイス国バーデン・ハーゼルシユ トラーセ16

四代 理 人 弁理士 矢野 敏雄

## の特許請求の範囲

絶縁体ケーシングと、少くとも2つの異つた 伝導形の領域から成る半導体基体の電気的および 熱的圧着接触部とを有し、前記半導体基体が、圧 25 力部材と熱伝導層と電極とから成る2つの構成ユ ニツトのそれぞれの前記の電極の間に設けられ、 かつ前記半導体基体が半導体基体の中心面および 前記中心面に垂直な中心軸線に対して2重対称に なるように構成されており、2つの冷却部材とし て用いられる接続電極間に固定するようにした平 形セル構造を有するパワー半導体回路素子におい て、前記半導体基体の中心面に対するそれぞれ少 くとも1つの圧接接続路2-3,3-4によつ て、損失熱の放出経路が電流の経路から分離さ れていることを特徴とする平形セル構造を有する パワー半導体回路素子。

2 それぞれ電極2を、熱的および電気的に半導 体基体 1 に、かつ熱的に圧力部材 3 に、圧力を加 えて圧接し、圧力部付3を熱的に接続電極4に圧 力を加えて圧触し、かつ電極2を熱流から分離し 5 て電気的に接続電極 4 に接続した特許請求の範囲 第1項に記載のパワー半導体回路素子。

2

3 電極2の、半導体基体1とは反対側の縁部2' または半導体基体1とは反対側の突出部を、接続 電極 4 に導電接続された導電性の環部材では導電 ドイツ連邦共和国ランペルトハイ 10 接続して成る特許請求の範囲第1項または第2項 に記載のパワー半導体回路素子。

> 4 半導体基体1 に載置された電極2の円形の部 分に接続された緑部2′の直径を拡大する際部分的 に半導体基体1の中心面に平行かつ部分的に前記 半導体基体の中心軸線と同軸になるように階段状 に拡大するかまたは円錐形に拡大し、環部材 7 と の接続個所7′に延在するようにし、前記環部材を 皿形に形成し、かつ前記環部材は、接続電極 4 を 包囲かつはめ込む部分的に開放された底部を有す 20 る特許請求の範囲第3項に記載のパワー半導体回 路素子。

## 発明の詳細な説明

本発明は絶縁体ケーシングと少くとも2つの異 つた伝導形の領域から成る半導体基体の電気的お よび熱的圧着接触部とを有し、半導体基体を、圧 力部材と熱伝導ペーストと、電極例えば皿形の開 放した側面が半導体の主表面とは反対側にある電 極とから成る2つの構成ユニツトのそれぞれの前 記の電極の間に設け、かつその半導体基体が実際 に半導体基体の中心面および前記中心面に垂直な 中心軸線に対して2重対称になるように構成され ており、2つの冷却部材として用いられる接続電 極間に固定するようにした平形セル構造を有する パワー半導体回路素子に関する。斯様なパワー半 35 導体回路素子はパワーエレクトロニクスに利用さ れている。

この場合"平形セル構造"または"平形セル"

という概念に基づき、すでに電極および場合によ つては導体板の中間位置に設けられ絶縁体ケーシ ング内に密閉された半導体基体が用いられる。一 般に斯様なパワー半導体回路素子は公知である ( 例えばVDI‐ツアイトシユリフト107 ̄ (1965)、第34号-12月号、第1656 頁:ドイツ連邦共和国特許第2039806号明 細書参照)。また前記第1の文献によつて、平形 セルをきのこ形の横断面を有する冷却部材間に挿 入し、所望の電流容量に依存して自冷(空冷)し、10 強制空冷し、または液冷することは公知である。

ドイツ連邦共和国特許第2039806号明細 書によつて、銀製の皿形電極を用いることは公知 である。皿形電極は開放した側面が半導体基体の 主表面に向いている。それによつて、即ち直径の 関係および材料の厚さとを一致させることによつ て、半導体回路素子の中心軸線に関する同じよう な圧力分布または圧力の対称性が得られる。

この場合冒頭に述べた "実際に2重対称の装置" において、例えば制御接続装置を設けたパワーサ 20 る。 イリスタは、場合によつてはケーシング対称上か なり障害となるが、圧力対称は僅かしか影響を受 けないことが示されている。また斯様な中心部の 制御接続端子(セントラルゲート電極)を有する 平形セルは公知である(ドイツ連邦共和国特許公 25 開公報第2246423号参照)。

また半導体回路素子の冷却装置は、1971年 のBBC社、Brown Boveri & Cie, Baden (ス イス)の "シリジウム―シユトロームリヒテアーハンド プーフ "に記載されている。第1図は公知の平形 30 構造のパワーダイオードの構造を示す。その場合 1はシリコン製の半導体基体、2は例えば銀製の 電極、3は例えばタングステンまたはモリブデン 製の導体板、4は例えば銅製の接続電極ないし冷 却部材を示す。この場合部品1~4間を所定の財 35 気的に半導体基体に、かつ熱的に圧力部材に、圧 料を用いて接続せずに、電流を流しかつ熱を伝導 するために外部から回路素子に加わる圧力によつ て、例えば2つの別個の冷却部材への挿入によつ て接触することは公知である。接続電極はそれ自 体冷却部材とするかまたは冷却部材の部分とする かまたは冷却部材に圧着することができる。第1 図に示した回路素子はそれぞれの側に12,23. 24で示した3つの熱伝導抵抗を有する。熱伝導 抵抗はそれぞれ1つの材料と別の材料との接合個

所で生する。また熱伝導抵抗は圧力、表面の状態 および材料に依存して変化する。実際に回路素子 の電力は熱伝導抵抗の大きさに依存して変化する。 Cの熱抵抗を、圧接材料間に熱伝導ペーストまた はグリースを途布することによつて減少すること は公知である(ドイツ連邦共和国特許第 2220682号明細書参照)。 然るにそれによつ て導電率は非常に減少する。熱伝導ペーストまた はグリース内に金属粉を混ぜると、導電率を改 善することができる。然るに斯様な半導体回路表 子を長時間作動した場合、熱伝導ペーストまたは グリースは電流によつて電解され、熱抵抗が増加 するようになる。

本発明の基礎とする課題は冒頭に述べたパワー 15 半導体回路素子(ドイツ連邦共和国特許第 2039806号明細書参照)から出発して、前 述の回路素子の各部材を適切に配置・構成するこ とによつて、良好な熱伝導率と良好な導電率とを 有するパワー半導体回路素子を提供することであ

本発明によればこの課題は、半導体基体の中心 面に対するそれぞれ少くとも1つの圧接接続路に よつて損失熱の放出経路を電流の経路から分離す ることによつて解決される。

実際に圧接の場合、電気的接続装置と同時に熱 的接続装置としても用いられるばね装置を利用す ると同時に(英国特許第777985号明細書参 照)、電流を流さないようにしたばね装置(サド ル形ばね)を利用すること(ドイツ連邦共和国特 許出願公報第1248813号参照)は公知であ る。然るに前述の場合VDI-ツアイトシユリフ トまたはドイツ連邦共和国特許第2039806 号明細書に相応する平形セルは用いられていない。

本発明においてそれぞれ電極を、熱的および電 力を加えて接触し、圧力部材を熱的に接続電極に 圧力を加えて接触し、かつ電極を熱流から分離し て電気的に接続電極に接続するようにした装置に よつて、熱流と電流とを分離することができるの で有利である。勿論電流路を介しても熱流は流れ るが、この熱流は前述の大きな接合面を介して流 れる熱流に対して無視できる。

また本発明において半導体回路素子を、皿形電 極を用いて構成する際、半導体基体とは反対側の

6

電極の緑部を、接続電極に導電接続された導電性の環部材に導電接続しているので有利である。またその場合半導体基体に載置された電極の円形の部分に接続された緑部の直径を拡大する際部分的に半導体基体の中心軸線と同軸になるように階段状に拡大するかまたは中がである。またははがある。また接続電極を包囲しまたははめ込む部分的に開放を不形に形成できる。また接続電極を初れた底部を設けると有利である。また接続電極を包囲しまたははめ込む部分的に開放を中形に形成できる。また接続電極を次出部を介して接続電極の外径部分に接続することができる。

次に本発明を図示の実施例につき詳しく説明する。15 第 2 図の実施例において第 1 図の場合と同じ番号が用いてある。また例えば第 2 図において半導体基体 1 は 1 つの p n - 接合部だけを破線で示す。また勿論本発明によればパワーダイオードの場合と同じようにパワーサイリスタを構成できる。こ 20 の場合一方で圧力板 3 例えばモリブデン板と例えば銀製の皿形電極 2 との間、他方では圧力板 3 例

触面が、突出した外縁部 2'を有する電極 2 で構成されている。その場合外縁部 2'を、直径を拡大する際階 段形 または円錐形に形成し、かつ任意の位置で例えば鉄ーニッケル合金または銅または鉄製の皿形の環部材 7 にろう付けできる。その外縁部 2'の上部で、皿形の環部材は銅製の接続電極 4 の外側の部分に導電接続されている。接続電極 4 を図示されてない冷却部材に接続するかまたは冷却部材内に挿入することができる。

第2図において熱流を半導体基体1の両側で実線に矢印を付けて示し、電流は破線で示す。半導体基体1および電極2間に電流ーおよび熱伝導路12が形成されている。損失熱はもつばら熱伝導抵抗23または24を有する電極2と圧力板3間または圧力板3と接続電極4間の押圧接触された接続路を伝導する。パワー半導体回路素子は公知のセラミツク絶縁体を有する平形絶縁体ケーシング10を有する。

## 図面の簡単な説明

第1図は公知の平形ダイオードの分解断面略図、 第2図は本発明による平形セル構造を有するパワ 一半導体回路素子の断面略図である。